View in browser

KC ČIP.SI
SLOVENSKI KOMPETENČNI CENTER ZA ČIPE

NOVIČNIK

Petek, 20. november 2026

Pozdravljeni,

tudi ta teden vam pošiljamo izbor novic s področja čipov in polprevodnikov.

Želimo vam prijetno branje!

Dogodki KC Čip.si:

- Prosta mesta za spletni dogodek so še na voljo: **Pomen čipov za slovensko elektroindustrijo / Zakaj bi o čipih razmišljalo podjetje, ki jih ne izdeluje?**
  26. november, 2026, 13:00, on-line
  Predstavnik KC Čip.si bo predstavil evropski Akt o čipih, predlagani Akt o čipih 2.0 in podporo, ki jo KC Čip.si nudi podjetjem. Dogodek je namenjen vodjem razvoja in proizvodnje, nabavnikom in direktorjem, tudi v podjetjih, ki čipov ne razvijajo.
  Člani ZEI se dogodka lahko udeležijo brezplačno, za nečlane znaša kotizacija 50 EUR + DDV.



Prijava na dogodek

- Najava ponovitve tečaja: **High Level FPGA Design Training – 2nd Edition**
  20. – 22. januar, 2027, Ljubljana, Slovenija

Zaradi velikega zanimanja KC Čip.si na Fakulteti za elektrotehniko Univerze v Ljubljani organizira že drugo izvedbo tečaja za podjetja na temo FPGA čipov. Na tridnevnem brezplačnem izobraževanju bodo udeleženci spoznali visokonivojsko sintezo (HLS) v jezikih C/C++ z orodji AMD Vitis HLS in Vivado, vmesnike AXI in delo s platformo RedPitaya.
Izobraževanje je namenjeno razvijalcem digitalnih elektronskih sistemov. Udeleženci, ki ga uspešno zaključijo, prejmejo mikrodokazilo Univerze v Ljubljani.
Udeležba na izobraževanju je brezplačna.
Rok za prijavo: **11. januar 2027**



Spodbujamo vas, da zaradi velikega zanimanja čim prej oddate svojo prijavo.

High Level FPGA Design Training – 2nd Edition

Drugi dogodki:

- Spletni dogodek: **The European Chips Act 2.0: What's Next for Europe's Semiconductor Strategy?**
  24. november, 2026, 12:00 – 13:00, on-line
  Evropska komisija pripravlja naslednjo fazo evropske polprevodniške strategije. Kakšni so rezultati dosedanjega Akta o čipih in katere spremembe prinaša Akt o čipih 2.0? Analizo Komisije bo predstavil Marco Ceccarelli (DG CONNECT) v pogovoru z Régisom Hamelinom, koordinatorjem projekta aCCCess.
  Seminar je del serije Chips Think Tank, ki jo organizira projekt aCCCess. Priporočamo ga vsem, ki spremljajo evropsko polprevodniško politiko, financiranje in industrijsko strategijo.
  Prijavo na dogodek opravite na tej povezavi.

Razpisi:

- Razpis: **EuroCDP Grant - do 8 milijonov EUR za načrtovanje in prototipiranje čipov**
  Evropska platforma za načrtovanje čipov EuroCDP je po uradnem zagonu

odprla prvi razpis za financiranje načrtovanja in prototipiranja čipov.
Rok za prijavo: 12. januar 2027 ob 17.00 po bruseljskem času (prvi rok)
Proračun prvega kroga: okvirno 50 milijonov EUR
Kdo se lahko prijavi? Fabless MSP in zagonska podjetja iz EU oz. držav, ki so upravičene do sodelovanja v programu Obzorje Evropa. Kritične dele čipa mora načrtovati lastna ekipa prijavitelja.
Višina financiranja:

- **Level 1, dokaz koncepta:** do 100.000 EUR, do 100 % upravičenih stroškov. Namenjen je podjetjem, ki so doslej prejela največ 1 milijon EUR financiranja.
- **Level 2, razvoj prototipa, pilota ali MVP:** do 8 milijonov EUR, približno 35 % upravičenih stroškov. Skupna javna podpora je lahko višja, če jo dopolnjuje nacionalno ali drugo javno sofinanciranje.

Kaj se lahko financira? Odobrena orodja EDA, IP-bloki, oblačne razvojne zmogljivosti, storitve skupin Design Enablement Teams, izdelava prototipov, testiranje in napredno ohišenje.KC Čip.si vam lahko pomaga pri pripravi prijave in vas poveže s storitvami EuroCDP.

- Javni razpis: **STEP Zahod – Spodbude za razvoj in proizvodnjo strateških tehnologij za Evropo**
  Ministrstvo za gospodarstvo, delo in šport je prek agencije ARIS objavilo javni razpis za projekte na področju kritičnih in nastajajočih strateških tehnologij. Razpis podpira cilje evropske platforme STEP: krepitev tehnološke suverenosti, zmanjševanje strateških odvisnosti in povečevanje konkurenčnosti.
  Rok za prijavo: 1. april 2027 do 14.00
  Skupna sredstva: 30 milijonov EUR
  Katera področja? Digitalne tehnologije in globokotehnološke inovacije, med katere sodijo tudi čipi in polprevodniki, čiste tehnologije ter biotehnologije.
  Kaj se financira?
  A: raziskave in razvoj,
  B: vzpostavitev preskusnih in eksperimentalnih infrastruktur,
  C: vzpostavitev ali razširitev proizvodnje.
  Kdo se lahko prijavi? Podjetja samostojno ali v konzorciju z največ petimi partnerji. Javne raziskovalne organizacije lahko sodelujejo le kot partnerji (ne kot prijavitelji in ne v modulu C), skupaj pa lahko prejmejo največ 30 % sofinanciranja projekta. Projekt se mora izvajati **v kohezijski regiji Zahodna Slovenija.**
  Trajanje projekta: največ 36 mesecev, zaključek najpozneje do 31. maja 2030.

Novice:

- **Can AI Agents Really Shift Chip Design Left?**
  Na okrogli mizi portala Semiconductor Engineering so strokovnjaki podjetij Synopsys, Silvaco, Axiomise in Hiveware razpravljali, ali lahko agenti umetne inteligence odkrivanje napak in optimizacijo premaknejo v zgodnejše faze načrtovanja čipov (t. i. »shift left«). Po njihovem mnenju umetna inteligenca reši približno 80 % izzivov, izkušeni inženirji pa ostajajo nepogrešljivi. Največje ovire so povezovanje agentov med različnimi orodji, zaprti podatki o načrtovanju in visoki stroški, ki bi lahko dali prednost velikim podjetjem.
- **Scalable photonic quantum computer provides new insights into the fundamentals that shape its performance**
  Raziskovalci) so s programabilnim fotonskim kvantnim sistemom Paderborn Quantum Sampler (PaQS) preučili, kateri kvantni viri najbolj vplivajo na

zmogljivost t. i. Gaussovih bozonskih vzorčevalnikov. Sistem so prilagajali tako, da so lahko ločeno preučili vpliv stisnjene svetlobe, statistike fotonov in prepletenosti. Rezultati kažejo, da gradnja uporabnih kvantnih računalnikov zahteva veliko več kot zgolj povečevanje sistema. Ključno je vedeti, katere vire je treba optimizirati.

Nekateri deli vsebine so bili oblikovani s pomočjo umetne inteligence (UI) in so bili naknadno pregledani ter dopolnjeni s strani avtorja.

Želimo vam uspešen zaključek tedna,

vaš KC Čip.si

KC ČIP.SI
SLOVENSKI KOMPETENČNI CENTER ZA ČIPE

Slovenski kompetenčni center za čipe in polprevodniške tehnologije

KC Čip.si - glavna pisarna

Fakulteta za elektrotehniko, Univerza v Ljubljani

Tržaška cesta 25, Ljubljana

E-pošta: office@cc-chip.si

Tel.: 01 476 88 50

Spletna stran: https://cc-chip.si/

Financira Evropska unija

REPUBLIKA SLOVENIJA
MINISTRSTVO ZA DIGITALNO PREOBRAZBO

Projekt CC Chip.si (št. 101217674) je sofinanciran s strani Chips Joint Undertaking in Evropske unije v okviru programa Digital Europe.

To sporočilo ste prejeli, ker ste se prijavili na prejemanje novic KC Čip.si ali izrazili interes za obveščanje o naših dejavnostih.

Če novic ne želite več prejemati, se lahko kadarkoli odjavite.

Odjava


SENT BY
mailer
lite